

Внимание!!! В наборе могут быть элементы, отличающиеся по маркировке либо номиналам от указанных в списке, на плате или в схеме в допустимых пределах, не влияющих на работоспособность изделия.

Список компонентов:

1.	CS8416 / TSSOP-28	- 1 шт.
2.	AMS1117-5.0 / SOT-223	- 1 шт.
3.	AMS1117-3.3 / SOT-223	- 1 шт.
4.	PE-65612NL / аудио трансформатор 1:1	- 1 шт.
5.	GQ-01 receiving	- 1 шт.
6.	1206 1000pF	- 1 упак.
7.	1206 0.01uF	- 1 упак.
8.	1206 0.022uF	- 1 упак.
9.	1206 0.1uF	- 1 упак.
10.	A 10uF 16V	- 8 шт.
11.	4700uF 25V	- 1 шт.
12.	1206 47R	- 1 упак.
13.	1206 75R	- 1 упак.
14.	1206 330R	- 1 упак.
15.	1206 3K	- 1 упак.
16.	1206 10K	- 1 упак.
17.	1206 47K	- 1 упак.
18.	Дроссель 47мкГн	- 1 шт.
19.	Фильтр BLM18 0603, 120R, 2A	- 2 шт.
20.	Разъем RCA	- 1 шт.
21.	Светодиод 5мм	- 1 шт.
22.	Клемма 1x2	- 1 шт.
23.	Штыри на плату	- 1 к-т.
24.	Джампер	- 2 шт.
25.	PCB	- 1 шт.



К-223 (57112)



Аудио ресивер CS8416 с оптическим и коаксиальным входами.

Входной цифровой сигнал имеет формат S/PDIF или TOSLINK (цифровой аудио интерфейс, разработанный фирмами SONY/PHILIPS, предназначен для передачи цифрового сигнала между аудио устройствами). Для преобразования цифрового сигнала необходим ресивер, в нашем случае CS8416, который преобразует формат S/PDIF или TOSLINK в цифровой сигнал в формате I2S. Для нормальной работы ресивер и ЦАП должны иметь одинаковый формат передачи цифровых данных, в данном случае это I2S 24 бит с частотой семплирования 192 кГц.

В схеме присутствует индикатор режима работы - светодиод LED1, при подключении коаксиального кабеля (или оптического) с источником цифрового сигнала светодиод гаснет, при отключении кабеля загорается. В данной схеме ресивера используется один S/PDIF вход и один оптический вход, но можно использовать до 4-х входов (для этого на плате дополнительно предусмотрены контакты RXP2 и RXP3). Переключение входов осуществляется при помощи пинов «RXSEL1» и «RXSEL0» на плате ресивера. Для активации оптического входа необходимо установить джампер «RXSEL0» в 1, а «RXSEL1» в 0. Для активации коаксиального входа необходимо установить джампер «RXSEL0» в 0, а «RXSEL1» в 0. Таблица переключения входов находится на обратной стороне платы. Формат выходных данных выбирается переключками «SFSEL0» и «SFSEL1». Необходимо выбрать тот же формат, который поддерживает наш ЦАП. Частоту RMCK или системные часы (SCK) необходимо выбирать переключкой «RMCK» на то же значение, которое поддерживается вашим ЦАП. Если ЦАП не использует этот сигнал, можно выбрать любой из них. PDUR (частота обновления фазового детектора) выбирается с помощью переключки «PDUR». Схема CS8416 имеет встроенный подтягивающий резистор на этом выводе, который замыкается только для PDUR=1. Эта настройка подходит для частоты дискретизации до 96 кГц, поскольку она гарантирует меньший джиттер. Она не поддерживается для частоты дискретизации 192 кГц. Если использовать частоту дискретизации 192 кГц, переключку «PDUR» необходимо удалить.

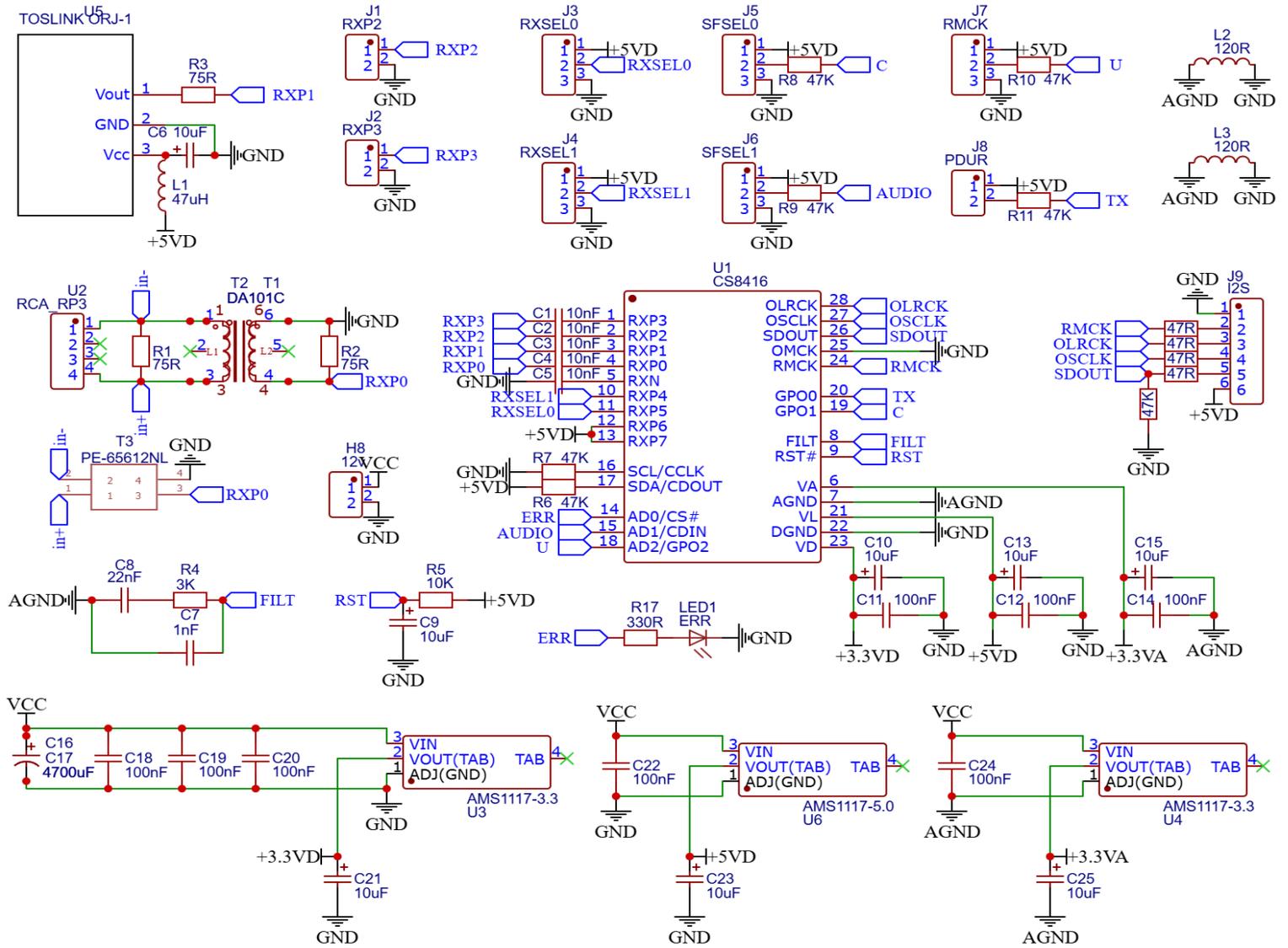
Выходные сигналы I2S - GND, SCK, LRCK, BCK, DATA и +5 В поступают на шестиконтактный разъем, который предназначен для подключения ЦАП.

Питание устройства - 12 вольт постоянного тока.

Внимание! После сборки обязательно отмойте флюс.

Производитель оставляет за собой право на замену компонентов на аналогичные по характеристикам без изменения шелкографии на плате.

Принципиальная схема.



В связи с технической ошибкой на плате необходимо соединить выход стабилизатора AMS1117-3.3 с положительным выводом танталового конденсатора (на фото красным).

